

AT32F435/437 QSPI XIP模式需开启cache bypass

Questions: 在使用 QSPI 时，当使用 XIP 模式时，运行过程中读写外接器件可能出现非预期的数据，导致程序数据错误、hardfault 等问题。

Answer:

AT32F435/437 QSPI 在 XIP 模式下，需开启 cache bypass 功能，否则，数据通过 cache 时可能出错，最终导致写入外接器件或者从外接器件读出的数据错误。

解决方法：

用 XIP 模式时，需置起 XIP CMD_W3 寄存器的 bit[0] BYPASSC，使能旁路缓存功能，避免出错。

也可直接调用相关函数：qspi_xip_cache_bypass_set(QSPIdx, TRUE),

类型: MCU 应用

适用型号: AT32F435/437

主功能: QSPI

次功能: 无

文档版本历史

日期	版本	变更
2022.3.30	2.0.0	最初版本
2022.4.8	2.0.1	更新现象描述

重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途（及其依据任何司法管辖区的法律的对应情况），或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：（A）对安全性有特别要求的应用，例如：生命支持、主动植入设备或对产品功能安全有要求的系统；（B）航空应用；（C）航天应用或航天环境；（D）武器，且/或（E）其他可能导致人身伤害、死亡及财产损害的应用。如果采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险及法律责任仍将由采购商单独承担，且采购商应独立负责在前述应用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2022 雅特力科技 保留所有权利