

FAQ0105

常见问题解答

AT32F4系列IO口与电源相接时配置方法

Questions: 使用 AT32F4 系列做替换时, 当遇到 AT32F4 个别型号的部分 IO 口与 PCB 板电源 (VDD/GND) 相接时,如何配置 IO 口?

Answer:

MCU 在电源上/下电复位期间,以及代码执行全程,若未对 IO 进行软件操作,IO 会一直默认处于浮空输入状态。对与电源相接的 IO 输入 0 到 5.5V 范围内电压,不会造成任何不良影响。

替换时会遇到 IO 口与电源相接的举例如下:

引脚号	AT32 型号	被替换型号		
	引脚名称	引脚名称		
	AT32F413RxT7 AT32F415RxT7	Gx32F103RxT6/ Gx32F303RxT6 Sxx32F103RxT6/ Sxx32F401RxT6 Sxx32F030RCT6/ Sxx32F072RxT6		
18	PF4	VSS		
19	PF5	PF5 VDD		
47	PF6 VSS			
48	PF7	VDD		
	AT32F413CxT7 AT32F415CxT7	Gx32F103CxT6/ Gx32F303CxT6 Sxx32F103CxT6/ Sxx32F302CxT6 Sxx32F303CxT6/ Sxx32F030CCT6 Sxx32F072CxT6		
35	PF6	VSS		
36	PF7	VDD		
	AT32F413CxU7 AT32F415CxU7	Sxx32F103CxU6/ Sxx32F072CxU6		
35	PF6	VSS		
36	PF7	VDD		
	AT32F413RxT7 AT32F415RxT7	Sxx32F302RxT6/ Sxx32F303RxT6		
19	PF5	VDD		
47	PF6	VSS		
48	PF7	VDD		
	AT32F421CxT7	Sxx32F030CCT6		
35	PF6	VSS		
36	PF7	VDD		

类型: MCU 应用

适用型号: AT32F413, AT32F415, AT32F421

主功能: GPIO 次功能: 无



AT32F4 系列 IO 口与电源相接时配置方法

文档版本历史

日期	版本	变更
2022.2.25	2.0.0	最初版本



重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用,雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示,本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何 第三方产品或服务,不应被视为雅特力授权使用此类第三方产品或服务,或许可其中的任何知识产权,或者被视为涉及以任何方式使用任何 此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明,否则,雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证,包括但不限于有关适销性、适合特定用途(及其依据任何司法管辖区的法律的对应情况),或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品:(A)对安全性有特别要求的应用,例如:生命支持、主动植入设备或对产品功能安全有要求的系统;(B)航空应用;(C)航天应用或航天环境;(D)武器,且/或(E)其他可能导致人身伤害、死亡及财产损害的应用。如果采购商擅自将其用于前述应用,即使采购商向雅特力发出了书面通知,风险及法律责任仍将由采购商单独承担,且采购商应独力负责在前述应用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定,将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证 失效,并且不应以任何形式造成或扩大雅特力的任何责任。

© 2022 雅特力科技 保留所有权利